

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**

## Patent Abstracts of Japan

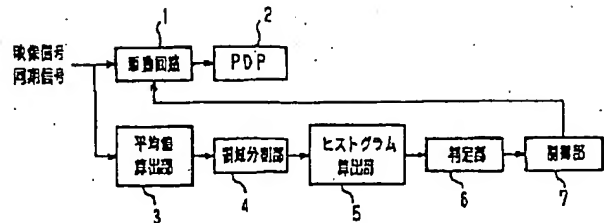
PUBLICATION NUMBER : 11219152  
 PUBLICATION DATE : 10-08-99  
 APPLICATION DATE : 02-02-98  
 APPLICATION NUMBER : 10021187

APPLICANT : MITSUBISHI ELECTRIC CORP;

INVENTOR : SOMEYA JUN;

INT.CL. : G09G 3/28 G09G 3/20 H04N 5/66

TITLE : TEMPERATURE CONTROL METHOD  
 FOR PLASMA DISPLAY PANEL AND  
 PLASMA DISPLAY DEVICE



ABSTRACT : PROBLEM TO BE SOLVED: To prevent thermal stress from being applied to a plasma display panel, due to the appearance of a temperature difference, in the case of the concentration of picture elements having high brightness on a part of displayed image signals, regarding a plasma display device.

SOLUTION: A mean value calculation part 3 removes and samples the low frequency component of an image signal, and a histogram calculation part 5 prepares a histogram for every brightness range. Furthermore, a judgement part 6 makes judgement as to whether a substantial brightness change exists, on the basis of the prepared histogram, and a control part 7 controls the brightness of an image signal, on the basis of the judgement. In this case, the histogram of the image signal is prepared for making judgement as to whether a substantial brightness gradient exists in the image signal and then controlling the brightness. Thus, the appearance of a temperature difference in a plasma display panel can be prevented without using a temperature detection means such as a thermocouple. According to this construction, a plasma display device can be lowered in cost, a drop in display quality can be prevented and a long service life can be attained.

COPYRIGHT: (C)1999,JPO

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-219152

(43) 公開日 平成11年(1999) 8月10日

(51) Int.Cl. <sup>8</sup>	識別記号	F I	
G 0 9 G 3/28		G 0 9 G 3/28	K
3/20	6 7 0	3/20	6 7 0 L
H 0 4 N 5/66	1 0 1	H 0 4 N 5/66	1 0 1 B

審査請求 未請求 請求項の数11 O L (全 20 頁)

(21) 出願番号 特願平10-21187

(22) 出願日 平成10年(1998) 2月2日

(71) 出願人 000006013

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(72) 発明者 森田 雄彦

東京都千代田区丸の内二丁目2番3号 三

菱電機株式会社内

(72) 発明者 染谷 潤

東京都千代田区丸の内二丁目2番3号 三

菱電機株式会社内

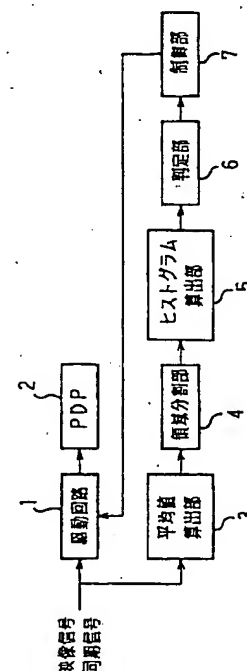
(74) 代理人 弁理士 宮田 金雄 (外2名)

(54) 【発明の名称】 プラズマディスプレイパネルの温度制御方法およびプラズマディスプレイ装置

(57) 【要約】

【課題】 プラズマディスプレイ装置において、表示する映像信号中の一部分に輝度が高い画素が集中している場合に、温度差が生じることによってPDPに熱応力が加わることを防止する。

【解決手段】 平均値算出部3で映像信号の低周波成分を除去するとともにサンプリングし、ヒストグラム算出部5において輝度範囲ごとのヒストグラムを作成し、判定部6でヒストグラムから、輝度の大きな変化の有無を判定し、判定結果にもとづいて制御部7で映像信号の輝度を制御する。



## 【特許請求の範囲】

【請求項1】 外部から入力される映像信号に基づきプラズマディスプレイパネルを駆動する駆動手段と、前記駆動手段により駆動され表示を行うプラズマディスプレイパネルと、前記映像信号の低周波成分を除去する手段と、低周波成分を除去した映像信号の階調範囲ごとのヒストグラムを作成するヒストグラム算出手段と、前記ヒストグラム算出手段により作成されたヒストグラムから輝度変化の激しい映像を判定する判定手段と、前記判定手段の判定結果に基づき、前記駆動手段を制御する制御手段とを有することを特徴とするプラズマディスプレイ装置。

【請求項2】 前記駆動手段内の維持パルス数を前記制御手段によって制御することを特徴とする請求項1記載のプラズマディスプレイ装置。

【請求項3】 外部から入力される映像信号を処理する映像信号処理手段と、前記映像信号処理手段によって処理された映像信号に基づきプラズマディスプレイパネルを駆動する駆動手段と、前記駆動手段により駆動され表示を行うプラズマディスプレイパネルと、前記映像信号処理手段によって処理された映像信号の低周波成分を除去する手段と、低周波成分を除去した映像信号の階調範囲ごとのヒストグラムを作成するヒストグラム算出手段と、前記ヒストグラム算出手段により作成されたヒストグラムから輝度変化の激しい映像を判定する判定手段と、前記判定手段の判定結果に基づき、前記映像信号処理手段を制御する制御手段とを有することを特徴とするプラズマディスプレイ装置。

【請求項4】 前記制御手段の制御レベル情報を主電源が断とされた後一定期間保持する記憶手段を備えることを特徴とする請求項1～請求項3のいずれかに記載のプラズマディスプレイ装置。

【請求項5】 外部から入力される映像信号に基づきプラズマディスプレイパネルを駆動する駆動手段と、前記駆動手段により駆動され表示を行うプラズマディスプレイパネルと、前記映像信号の低周波成分を除去する手段と、低周波成分を除去した映像信号の階調範囲ごとのヒストグラムを作成するヒストグラム算出手段と、前記ヒストグラム算出手段により作成されたヒストグラムから輝度変化の激しい映像を判定する判定手段と、前記判定手段の判定結果を外部へ出力する通信手段とを有することを特徴とするプラズマディスプレイ装置。

【請求項6】 予め測定したプラズマディスプレイパネルの特性を記憶するパネル特性記憶手段を備えるとともに、前記判定手段の判定基準値を前記パネル特性記憶手段の内容に合わせて可変としたことを特徴とする請求項1～請求項5のいずれかに記載のプラズマディスプレイ装置。

【請求項7】 入力される映像信号がテレビ信号であるかコンピュータ信号であるかによって前記制御手段に異

なる制御係数を与える係数記憶手段を備えることを特徴とする請求項1～請求項6のいずれかに記載のプラズマディスプレイ装置。

【請求項8】 プラズマディスプレイ装置の雰囲気温度を検出する温度検出手段を備えるとともに、前記温度検出手段の出力に合わせて前記判定手段の判定基準値を補正することを特徴とする請求項1～請求項7のいずれかに記載のプラズマディスプレイ装置。

【請求項9】 映像信号の低周波成分を除去する工程と、低周波成分を除去した映像信号の階調範囲ごとのヒストグラムを作成するヒストグラム算出工程と、前記ヒストグラム算出工程により作成されたヒストグラムから輝度変化の激しい映像を判定する判定工程と、前記判定工程の判定結果に基づき、プラズマディスプレイパネルの輝度を制御する制御工程とを備えることを特徴とするプラズマディスプレイパネルの温度制御方法。

【請求項10】 プラズマディスプレイパネルの維持パルス数を前記制御工程によって制御することを特徴とする請求項9記載のプラズマディスプレイパネルの温度制御方法。

【請求項11】 プラズマディスプレイパネルに入力する映像信号の振幅を前記制御工程によって制御することを特徴とする請求項9記載のプラズマディスプレイパネルの温度制御方法。

## 【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、プラズマディスプレイパネルの温度制御方法およびプラズマディスプレイ装置に関する。

【0002】

【従来の技術】図17は、例えば特開平9-6283号公報に示された従来のプラズマディスプレイ装置の構成を示すブロック図である。図において、101はプラズマディスプレイパネル(PDP)であり、アドレス放電を行うためのアドレス電極A1からAMと、維持放電を行うためのX電極X1からXNおよびY電極Y1からYNを備えている。102は所定の信号(ドットクロックCLK、表示データDATA、垂直同期信号VSYNC、水平同期信号Hsync)及び後述のマイコン190の制御に基き、後述のアドレスドライバ103、X共通ドライバ104、Yスキャンドライバ106、Y共通ドライバ107を制御することによってPDP101を駆動する制御回路であり、後述の表示データ制御部111とパネル駆動制御部112から構成される。また103は制御回路102からの制御信号SAに基いてアドレス電極A1からAMに対してアドレスパルスPAW及び書き込みパルスPAWを印加するアドレスドライバであり、104は制御回路102からの制御信号SXに基いてX電極X1からXNに対して書き込みパルスPXW及び維持パルスPXSを印加するX共通ドライバであり、

105はX共通ドライバ104の温度を検出し後述のマイコン190に対して検出信号STXを出力する熱電対等の温度検出器であり、106は制御回路102からの制御信号SYSに基いてY電極Y1からYNに対してスキャンパルスPAYを印加するYスキャンドライバであり、107は制御回路102からの制御信号SYCに基いてYスキャンドライバ106を介してY電極Y1からYNに対して維持パルスPYSを印加するY共通ドライバである。また108はY共通ドライバ107の温度を検出し後述のマイコン190に対して検出信号STYを出力する熱電対等の温度検出器であり、109は後述のマイコン190の制御のもと始動時などPDP101が低温の場合にPDP101を加熱するヒータなどのパネル加熱装置であり、110はPDP101の温度を検出し後述のマイコン190に対して検出信号STPを出力する温度検出器である。また111はドットクロックCLK、表示データDATAおよびマイコン190の制御にもとづき表示データDATAにおける一つのフレームに対応するフレームデータを複数のサブフレームデータに分割し、当該サブフレームデータにもとづく制御信号SAをアドレスドライバ103に対して出力する表示データ制御部であり、後述のフレームメモリ120、減算器121、フレームメモリ122から構成される。

【0003】112は垂直同期信号VSYNC、水平同期信号HSYNCおよびマイコン190の制御にもとづき、制御信号SYS、SYC、SXをそれぞれYスキャンドライバ106、Y共通ドライバ107、X共通ドライバ104に対して出力するパネル駆動制御部であり、後述のスキャンドライバ制御部130と共通ドライバ制御部131から構成される。120および122は入力された表示データDATAを1フレーム分ずつ一時的に記憶するフレームメモリであり、120および122のどちらか一方に表示データが書き込まれている間に、先に書き込まれたもう一方の表示データが読み出される。121はマイコン190の制御のもと、フレームメモリ120、122に記憶された表示データDATAの階調数を補正する減算器である。130はスキャンドライバ制御部であり、131は共通ドライバ制御部である。140は各ドライバに高圧電力を印加する電圧変換部であり、Vc電源部141、Vw電源部142、Vsc電源部143、Vy電源部144、Vx電源部145から構成される。150はEP-ROMであり、PDP101に印加される各パルスの波形を予め記憶し後述のマイコン190の制御のもと所望のパルス波形を出力する駆動波形領域150Aと、維持パルス数設定領域150Bとを有する。また160は装置内の雰囲気温度を検出し後述のマイコン190に検出信号を出力する装内雰囲気温度検出器であり、170は警告表示を行うLEDであり、171は後述のマイコン190の制御のもとLED170の表示を制御する制御回路であり、180は装置

全体を冷却する空冷装置であり、181は後述のマイコン190の制御のもと空冷装置180の動作を制御する制御回路であり、191は後述のマイコン190の制御のもと電圧変換部140および制御回路102への高電圧の印加を禁止するリレー制御部であり、192はプラズマディスプレイ装置全体の消費電力を検出する消費電力検出部であり、190はマイコンである。

【0004】次に動作について説明する。表示データ入力部より制御回路2に入力された表示データDATAは、フレームメモリ120、122のいずれか一方に格納される。フレームメモリ上のデータは多階調表示を行うためにサブフレームごとに分割されて読み出される。256階調表示を行う場合には、1フレームを8つのサブフレームに分割し、それぞれのサブフレームの発光時間を1:2:4:8:16:32:64:128として、サブフレームの発光、非発光の組み合わせによって0から255の階調を表現する。まず発光時間が128に対応するサブフレームの表示を行う場合の動作について図18を用いて説明する。図18は従来のプラズマディスプレイ装置の1サブフレーム分の動作を示すタイミングチャートである。

【0005】はじめにリセット期間において全ての表示セルについて消去を行う。リセット期間は全面書き込み期間と自己消去期間からなる。まず全面書き込み期間では、まず全てのY電極Y1～YNのレベルが0Vとされ、全てのX電極X1～XNに対して書き込みパルスPXWが印加される。この書き込みパルスPXWに同期して全てのアドレス電極A1～AMに対して書き込みパルスPAWが印加される。書き込みパルスPXWおよびPAWによって全てのX電極X1～XNと全てのアドレス電極A1～AMの間で放電が行われる。その後、自己消去期間において全てのX電極X1～XNと全てのアドレス電極A1～AMのレベルを0Vとすることにより、全ての表示セルにおいて壁電荷が消滅するまで放電が行われ、消去が完了する。

【0006】次にアドレス期間においては、発光させるべきセルのみについて放電を行い壁電荷を蓄積させる。Y電極にはY1から順次YNまで時分割的にスキャンパルスPAYが印加され、これと並行して、発光時間が128に対応するサブフレームデータに基き、アドレス電極A1～AMのうち、発光させるべきセルに相当するアドレス電極に対してアドレスパルスPAAが印加される。アドレス期間の間、全てのX電極X1～XNは所定のXアドレス電圧に維持される。これによって、まず発光させるべきセルに該当するY電極とアドレス電極との間でブライミングアドレス放電が発生し、これを種火(ブライミング)として対応するX電極とY電極との間に主アドレス放電が発生して壁電荷が蓄積される。

【0007】最後に維持放電期間においては、アドレス期間において指定された発光セルにおいて、発光時間が

128となるように、引き続き放電が行われる。全てのX電極およびY電極に対して交互にパルスPXS及びPYSが印加され、アドレス期間において壁電荷が蓄積された発光セルにおいて維持放電が行われ、表示が行われる。ここで、維持パルスPXSおよびPYSの数が多いほど当該サブフレームにおける輝度が高くなる。

【0008】以上のリセット期間、アドレス期間、維持放電期間からなるシーケンスによって、発光時間が128に対応するサブフレームが表示される。引き続き、同様に発光時間が64、32、16、8、4、2、1のサブフレームについて表示を行うことによって、1フレームの映像を256階調で表示することができる。

【0009】以上のように構成された従来のプラズマディスプレイ装置においては、PDP101の表面温度が温度検出器110によって検出される。またX共通ドライバ104およびY共通ドライバ107の温度が温度検出器105および108によって検出される。ここでPDP101の輝度はPDP101の温度上昇に比例して低下し、またX共通ドライバ104およびY共通ドライバ107の温度上昇に比例して低下する。予め測定によって求めておいたそれぞれの比例定数を使用して、温度検出器110、105、108から得られた検出信号STP、STX、STYをマイコン190で処理することにより輝度の低下分がわかる。この輝度の低下分を補正するようにマイコン190で輝度を増加させるように制御を行う。輝度を増加させるための方法としては、次に述べるようにパルス数を制御する方法、維持電圧を制御する方法そして表示データ部を制御する方法がある。

【0010】パルス数を制御する方法では、維持パルス数がPDP101の輝度に比例することを利用している。マイコン190では、温度変化による輝度の低下分を補正するような維持パルス数を算出し、その結果をEP-ROM150内の維持パルス数設定領域150Bの選択アドレス信号とする。EP-ROM150は基準維持パルス数に対する各サブフィールド毎の維持パルス数が設定されており、これに基づき各サブフィールドにおける補正された維持パルス数がパネル駆動制御部112に出力される。パネル駆動制御部112の共通ドライバ制御部131により、補正された維持パルス数に対応する維持パルスが出力され、PDP101及び各ドライバの温度上昇による輝度低下が補正される。

【0011】次に維持電圧を制御する方法では、維持パルスPXS及びPYSの電圧(維持放電電圧VS)とPDP101の輝度が比例することを利用している。マイコン190は維持放電電圧基準電圧出力部OUTに接続されており、これにより維持放電電圧VSの制御が可能になっているので、マイコン190は温度変化による輝度の低下分を補正するような維持放電電圧を算出し、その結果を維持放電電圧基準電圧出力部OUTから外部の高電圧発生装置へ出力され、駆動用高圧入力部INVに

入力されるべき電圧値の基準となり、当該基準値に基づき共通ドライバ制御部131により維持放電電圧VSが設定され、PDP101及び各ドライバの温度上昇による輝度低下が補正される。

【0012】また表示データ部を制御する方法では、表示データDATAの階調値とPDP101の輝度が比例することを利用している。マイコン190は表示データ制御部111に接続されており、表示データ制御部111ではマイコン190の減算データに基づき各発光セルの階調値の減算を行っている。垂直同期期間nにおいて表示データ入力部INから入力された表示データDATAはフレームメモリ120に記憶保持される。次の垂直同期期間n+1ではフレームメモリ120のデータから減算器121を介して輝度補正分の階調値を差し引いた後、制御信号SAに含まれる表示データとしてアドレスドライバ103に出力されPDP101に画像が表示される。この垂直同期期間n+1において表示データ入力部INから入力された表示データDATAはフレームメモリ122に記憶保持される。以上の動作を二つのフレームメモリ120および122に交互に動作させることにより表示データの処理を行い、これら一連の動作により温度上昇による輝度低下が補正される。

【0013】また、以上のように構成された従来のプラズマディスプレイ装置においては、PDP101を動作させる周辺環境温度が異常に高い場合、または予期せぬ不具合が発生した場合などに、PDP101を含むプラズマディスプレイ装置の温度が異常に上昇し、回路素子の温度定格を超過し該回路素子が部品破壊へ至る可能性がある場合に、これを防止するように動作させることができる。PDP101の表面温度、X共通ドライバ104、Y共通ドライバ107の温度は、それぞれ温度検出器110、105、108によって検出され、検出信号STP、STX、STYがマイコン190に出力される。また、装置内雰囲気温度検出器160によって装置内の雰囲気温度が検出され、マイコン190に出力される。以上の検出信号によって得られる温度情報のうち少なくとも一つがそれぞれに設定された閾値を上回った場合、マイコン190はプラズマディスプレイ装置を保護するように制御を行う。具体的には、ファンなどの空冷装置180を動作させて空冷処理を行う方法、LEDの点滅により使用者にその旨を警告する方法、プラズマディスプレイ装置に対する電源供給を禁止する方法がある。

【0014】空冷処理をおこなう方法では、マイコン190に入力された温度情報(検出信号STP、STX、STY、装置内雰囲気温度検出器の検出力)のうちいずれか一つが閾値を上回った場合にマイコン190はその結果に基づき、制御回路181を介して空冷装置180を動作させる。この動作はマイコン190に入力された温度情報のすべてが閾値を下回るまで継続される。

【0015】また、LEDの点滅により警告を行う方法では、マイコン190に入力された温度情報のうちいずれか一つが閾値を上回った場合にマイコン190はその結果に基づき、制御回路171を介してLED170を点滅させる。この動作はマイコン190に入力された温度情報のすべてが閾値を下回るまで継続される。

【0016】また、プラズマディスプレイ装置に対する電源供給を禁止する方法では、マイコン190に入力された温度情報のうちいずれか一つが閾値を上回った場合にマイコン190はその結果に基づき、リレー制御部191を動作させ、駆動用の高圧線を一時的に遮断する。この動作はマイコン190に入力された温度情報のすべてが閾値を下回るまで継続される。

【0017】以上の動作によって、PDP101を含むプラズマディスプレイ装置の温度が異常に上昇した場合に、プラズマディスプレイ装置を保護することができる。

【0018】このような従来のプラズマディスプレイ装置においては、温度上昇によるPDPの放電特性の変化、およびドライバの特性の変化を補正して、PDPおよびドライバの温度が上昇しても表示特性に影響を与えることなく表示を行うことができる。また異常な温度の上昇からPDPを含むプラズマディスプレイ装置を保護することができる。

【0019】

【発明が解決しようとする課題】上記のような従来のプラズマディスプレイ装置では、PDPの温度上昇を熱電対等の検出器を用いて検出し、空冷装置の作動、LEDによる警告、リレー制御装置による電源断によってプラズマディスプレイ装置を保護している。しかしながら、表示される映像信号によっては、PDPのパネルの一部分だけが温度上昇し、これによって熱応力が発生する場合がある。熱応力によってPDPが変形すると、PDPの表示性能を劣化させたり寿命が短くなるなどの悪影響があり、また最悪の場合にはPDPが破損する虞がある。

【0020】PDPはある程度の面積を持っており、PDPの主な素材はガラスなどの金属に比べて熱伝導率が低い素材であるため、PDPの温度は1枚のPDPのすべての場所で同じ温度ではなく、1枚のPDP内でも部位ごとに温度が大きく異なる可能性がある。例えば、プラズマディスプレイ装置をコンピュータ用ディスプレイとして使用する場合には、比較的暗い背景に明るいウィンドウが含まれるような画面を表示することがしばしば起る。このウィンドウのように画中の一部の領域だけが明るく、輝度が急激に変化している場合（このような映像を輝度勾配の大きい映像と呼ぶ）には、明るい部分が暗い部分に比べてより加熱される。よって、このような映像を表示しつづけると、PDP上の明るい部分と暗い部分の温度差が広がり、PDP内の温度の比較的高い部

分が低い部分にくらべてより膨張し、これによってPDP内に熱応力が発生する。PDPの画面サイズが大きいほど温度差が生じやすいため、特に大画面のディスプレイ装置においては大きな問題となる。ここで従来のプラズマディスプレイ装置のように熱電対などの検出器を用いる方法では、複数の検出器をPDPに取り付けなければPDP内の温度差を検出することができない。また、PDPの画面サイズが大きくなれば必要な検出箇所は多くなり検出器の数が増加するためコストが高くなる。

【0021】この発明は、上述のような課題を解決するためになされたもので、PDP内に大きな温度差を生じさせるような映像を、熱電対などの温度検出手段を用いることなく検出し、PDP内の温度差を少なくするように制御することにより、低コストでかつ画質の劣化が少なく長寿命なプラズマディスプレイ装置およびプラズマディスプレイパネルの温度制御方法を得ることを目的とする。

【0022】

【課題を解決するための手段】この発明に係るプラズマディスプレイ装置は、外部から入力される映像信号に基づきプラズマディスプレイパネルを駆動する駆動手段と、前記駆動手段により駆動され表示を行うプラズマディスプレイパネルと、前記映像信号の低周波成分を除去する手段と、低周波成分を除去した映像信号の階調範囲ごとのヒストグラムを作成するヒストグラム算出手段と、前記ヒストグラム算出手段により作成されたヒストグラムから輝度勾配の激しい映像を判定する判定手段と、前記判定手段の判定結果に基づき、前記駆動手段を制御する制御手段とを有するものである。

【0023】また、前記駆動手段内の維持パルス数を前記制御手段によって制御するように構成されるものである。

【0024】さらにまた、外部から入力される映像信号を処理する映像信号処理手段と、前記映像信号処理手段によって処理された映像信号に基づきプラズマディスプレイパネルを駆動する駆動手段と、前記駆動手段により駆動され表示を行うプラズマディスプレイパネルと、前記映像信号処理手段によって処理された映像信号の低周波成分を除去する手段と、低周波成分を除去した映像信号の階調範囲ごとのヒストグラムを作成するヒストグラム算出手段と、前記ヒストグラム算出手段により作成されたヒストグラムから輝度変化の激しい映像を判定する判定手段と、前記判定手段の判定結果に基づき、前記映像信号処理手段を制御する制御手段とを有するものである。

【0025】また、前記制御手段の制御レベル情報を主電源断とされた後一定期間保持する記憶手段を有するものである。

【0026】また、外部から入力される映像信号に基づきプラズマディスプレイパネルを駆動する駆動手段と、

前記駆動手段により駆動され表示を行うプラズマディスプレイパネルと、前記映像信号の低周波成分を除去する手段と、低周波成分を除去した映像信号の階調範囲ごとのヒストグラムを作成するヒストグラム算出手段と、前記ヒストグラム算出手段により作成されたヒストグラムから輝度変化の激しい映像を判定する判定手段と、前記判定手段の判定結果を外部へ出力する通信手段とを有するものである。

【0027】また、予め測定したプラズマディスプレイパネルの特性を記憶するパネル特性記憶手段を備えるとともに、前記判定手段の判定基準値を前記パネル特性記憶手段の内容に合わせて可変とするように構成したものである。

【0028】また、入力される映像信号がテレビ信号であるかコンピュータ信号であるかによって前記制御手段に異なる制御係数を与える係数記憶手段を備えたものである。

【0029】また、プラズマディスプレイ装置の雰囲気温度を検出する温度検出手段を有するとともに、前記温度検出手段の出力に合わせて前記判定手段の判定基準値を補正するように構成したものである。

【0030】また、この発明に係るプラズマディスプレイパネルの温度制御方法は、映像信号の低周波成分を除去する工程と、低周波成分を除去した映像信号の階調範囲ごとのヒストグラムを作成するヒストグラム算出工程と、前記ヒストグラム算出工程により作成されたヒストグラムから輝度変化の激しい映像を判定する判定工程と、前記判定工程の判定結果に基づき、プラズマディスプレイパネルの輝度を制御する制御工程とを備えるものである。

【0031】また、プラズマディスプレイパネルの維持パルス数を前記制御工程によって制御するものである。

【0032】また、プラズマディスプレイパネルに入力する映像信号の振幅を前記制御工程によって制御するものである。

【0033】

【発明の実施の形態】この発明の実施の形態であるプラズマディスプレイ装置においては、映像信号の低周波成分を除去し、サンプリングされた映像信号の輝度ごとのヒストグラムを求めることにより、PDP内の温度差の原因となる映像を検出してPDPの輝度を制御するようにしたため、PDP内の温度差を低減するように働く。

【0034】また、PDPの輝度を制御する際に、維持パルス数を制御することによってPDPの輝度を制御するようにしたため、簡単な回路構成によってPDP内の温度差を低減するように働く。

【0035】また、映像信号処理手段を制御することによってPDPの輝度を制御するようにしたため、映像信号処理手段をもった従来のプラズマディスプレイ装置にわずかな回路を附加するのみでPDP内の温度差を低減

するように働く。

【0036】また、制御手段の制御情報を、主電源断の後も一定期間記憶手段に保持することによって、比較的短時間の後に再び主電源が接続された場合にも適切な制御によってPDP内の温度差を低減するように働く。

【0037】また、判定手段の判定結果を通信手段によって外部に出力することにより、外部信号源側で映像信号を制御することによって、プラズマディスプレイ装置側で特別の制御回路を必要とせずにPDP内の温度差を低減するように働く。

【0038】また、予め測定したプラズマディスプレイパネルの特性をパネル特性記憶手段に格納し、判定手段の判定基準値をパネル特性記憶手段の内容に合わせて可変とすることにより、PDPにパネル毎に温度特性のばらつきがあった場合や、パネル内で部位により温度特性のばらつきがある場合にも、それぞれの温度特性に応じて適切にPDP内の温度差を低減するように働く。

【0039】また、外部から入力される映像信号がテレビ信号であるかコンピュータ信号であるかによって係数記憶手段より制御手段に与える制御係数を変えることにより、信号の種別に合わせた表示によって画質への影響を最小限にしてPDP内の温度差を低減するように働く。

【0040】また、プラズマディスプレイ装置の雰囲気温度を検出する温度検出手段の出力に合わせて制御手段の判定値を補正することにより、装置を設置する環境や使用状況に合わせて効果的にPDP内の温度差を低減するように働く。

【0041】以下、この発明をその実施の形態を示す図面に基づいて具体的に説明する。

実施の形態1. まずこの発明の実施の形態1について説明する。図1はこの発明の実施の形態1であるプラズマディスプレイ装置の構成図であり、同図において1は駆動回路であり、2はプラズマディスプレイパネル(PDP)、3は平均値算出部、4は領域分割部、5はヒストグラム算出部、6は判定部、7は制御部である。

【0042】次に動作について説明する。まず、映像信号および同期信号が駆動回路1に入力されるとともに平均値算出部3に入力される。駆動回路1は従来のプラズマディスプレイ装置と同様に入力された映像信号を駆動回路1内のフレームメモリに格納し、サブフィールドごとに分割して読み出し、PDP2のX電極、Y電極、アドレス電極にそれぞれ従来のプラズマディスプレイ装置と同様に駆動パルスを与える。PDP2は駆動回路1から与えられた駆動パルスに基いて発光し、映像を表示する。

【0043】平均値算出部3では、まず前処理としてカラーの映像信号のR、G、Bを平均化して輝度情報のみの白黒映像信号とした後、この白黒映像信号を、縦方向、横方向それぞれ決められた画素数の平均値をとるこ



とにより、もとの映像信号よりも少ない画素数でサンプリングされた映像信号を得るとともに、映像信号の低周波成分を除去している。映像信号の低周波成分を除去するのは比較的小さな面積での輝度の分布の影響を取り除くためである。例えばPDPをコンピュータディスプレイとして使用する場合は、画面上に文字を表示する機会が多い。文字は比較的小さな面積内に輝度値の高い画素と低い画素が両方含まれている。このように比較的小さな面積内で高輝度の画素と低輝度の画素が混在していても、問題となるような大きな温度差の発生にはつながらないと考えられる。なぜなら、小さな面積内においてはパネルの熱は比較的に速く伝わるため、その範囲内では大きな温度差は生じないためである。

【0044】図2は平均値算出部3の動作の一例を示す説明図であり、この例では映像信号がXGA相当(1024画素×768画素)の場合を示している。同図において、(a)は1フレームの映像信号を表しており、横方向1024画素、縦方向768画素からなる映像の左上を拡大して示している。(b)は平均値算出部3で処理された後の1フレームのサンプリングされた映像信号を表しており、縦方向64画素、横方向48画素からなる。平均値算出部3では、図2(a)の斜線部の範囲すなわち16画素×16画素にわたって輝度値の平均を演算し、図2(b)の対応する位置である斜線部の画素の輝度値とする。以上の処理を1フレーム全体にわたって繰り返すことにより図2(b)のすべての画素の輝度値が得られる。

【0045】縦方向横方向16画素の輝度値の平均をとることにより、16×16画素の範囲内で高輝度の画素と低輝度の画素が混在するような輝度値の分布になっても、後述する輝度分布の算出には影響しないようにすることができる。また、256画素の輝度値の平均値を使用することにより、処理すべき映像信号の画素数は原画像に対して256分の1に減るため、後述の処理に必要な回路規模を小さくする、あるいは処理速度を高速にすることができる。なお、輝度値の平均値をとる画素数を何画素程度にすればよいかは、PDPの全画素数とPDPのサイズ、またPDPを構成する素材の熱伝導率により異なる。

【0046】次に、領域分割部4では、平均値算出部3によって処理されたサンプリングされた映像信号を図3に示すようにいくつかの領域に分割する。同図の例では横方向64画素、縦方向48画素からなるサンプリングされた映像信号を12の領域に分割している。分割されたそれぞれの領域について、後述の処理を行うことにより、検出すべき輝度差の大きな映像が、映像中のどの領域に属するかがわかるため、PDP内のどの位置に温度差が生じているのかを後述の処理で判定することができる。

【0047】次に、ヒストグラム演算部5では、領域分

割部4から得られた領域のそれぞれについて輝度値のヒストグラムを演算によって求める。図4および図5を用いて説明する。図4は領域の一例とそれに対応するヒストグラムを示す図であり、輝度勾配のない例となっている。図5もまた領域の一例とそれに対応するヒストグラムを示す図であり、輝度勾配が大きい例となっている。それぞれの図において、(a)が領域の一例であり、(b)は(a)から求めたヒストグラムである。ここでは、簡単のため輝度値を、低輝度、中輝度、高輝度の3つの範囲に分割している。図4(a)および図5(a)で黒で表された画素が低輝度、斜線で表された画素が中輝度、白で表された画素が高輝度である。それぞれをヒストグラム化すると図4(b)、図5(b)のようになる。実際には輝度値をより多くの範囲に分割してヒストグラムの作成を行う。たとえば輝度値を8分割する場合、輝度が256階調(0~255)とすると、0~31、32~63、64~95、96~127、128~159、160~191、192~223、224~255のように輝度値を8等分してそれぞれの輝度値の範囲にある画素数をヒストグラム化すればよい。

【0048】次に判定部6では、ヒストグラム算出部5から得られたヒストグラムデータをもとに大きな輝度勾配があるかどうかの判定を後述の方法によって行う。ヒストグラムは分割された領域につき一つずつ存在するので、まずそれぞれの領域ごとのヒストグラムについて判定を行い、次に隣り合う二つの領域のヒストグラムのそれぞれの輝度範囲の値を加え合わせることによって、二つのヒストグラムを合成し、合成されたヒストグラムについても後述の方法によって判定を行う。このように隣り合う二つの領域のヒストグラムを合成することで、隣り合う二つの領域にまたがるような輝度勾配を検出することができる。また、さらに1フレーム分すべてのヒストグラムについて、それぞれの輝度範囲の値を加え合わせることによって、1フレームの映像信号全体のヒストグラムを得ることができる。この1フレーム全体のヒストグラムに対しても後述の方法によって判定を行うことにより、より確実に判定が行える。

【0049】次に、具体的な判定基準について説明する。輝度勾配の大きな映像では、一つのヒストグラム内に高輝度の画素と低輝度の画素が両方存在し、中間の輝度の画素は少なくなっている。よって、中間の輝度の画素数の全画素に対する割合がある値より少なく、かつ高輝度の画素数がある値よりも多い場合に大きな輝度勾配があると判定する。

【0050】以上の判定を前述のように、各領域のヒストグラム、隣合う領域のヒストグラムを合成したヒストグラム、全画面のヒストグラムのそれぞれに対して行い、少なくとも一つのヒストグラムが大きな輝度勾配が存在すると判定されたときに、判定部6は制御部7に「輝度勾配あり」を示す信号を出力し、すべてのヒスト

グラムの判定において大きな輝度勾配がないと判定されたときには制御部7に「輝度勾配なし」を示す信号を出力する。

【0051】最後に制御部7では、判定部6によって得られた判定結果に基づき、ウインドウ映像が表示されているときに、駆動回路1を制御し各サブフレームの維持パルス数を減らすことによってPDP2の表示輝度を下げることにより、パネル内の温度差の発生を抑制することができる。輝度はパルス数に比例するので、標準状態（輝度制御を行わない状態）での輝度を100%として輝度をx%になるようにしたい場合には、標準状態（輝度制御を行わない状態）でのパルス数をPs、制御を行ったときのパルス数をPcとすると、 $Pc = Ps \times x / 100$ とすれば良い。実際にはパルス数は整数であるから制御は段階的に行うことになる。PDP内に大きな温度差が発生するのは、ある一定期間の間輝度勾配のある映像信号が連続して表示されているときであるため、実際の制御は過去のある期間の輝度勾配の有無に依存した形で行われる必要がある。具体的な制御方法について図6を用いて説明する。

【0052】図6はこの発明の実施の形態1における制御部の動作を示すフローチャートである。S001は初期設定であり、プラズマディスプレイ装置の電源投入時などに一度だけ実行される。ここで、W\_CNTとNW\_CNTはそれぞれ制御部7の内部に値を保持される変数であり、それぞれ整数の値をとるものとする。それぞれの変数は過去のフレームにおける輝度勾配の情報を含んでいる。S001ではこの変数W\_CNTと変数NW\_CNTの初期化を行っており、それぞれ初期値として変数W\_CNTには0が与えられ、変数NW\_CNTにはある整数WMAXが与えられる。

【0053】続くS002では判定部6より輝度勾配の有無についての1フレーム分の判定結果を取得している。B001ではS002で取得した判定結果により、輝度勾配のある場合にはS003、輝度勾配のない場合にはS007のいずれかに分岐する。

【0054】まず、輝度勾配のある場合すなわちS003に分岐した場合について説明する。S003では、変数W\_CNTと変数NW\_CNTの両方を1増加させる。次のB002とS004では、変数NW\_CNTがWMAX以上となる場合に変数NW\_CNTにWMAXを代入する。B003では変数W\_CNTがWMAX以上となる場合にS005へ進み変数W\_CNTに0を代入した後S006で駆動回路1を制御することによってPDP2の輝度を制御する。S006では、輝度の制御値を1段階減少させる。すなわちあらかじめ設定しておいた1段階分、駆動回路1での維持パルス数が減少する。この結果制御値が予め設定した下限値を下回るときには何もしない。以上の処理が終わった段階でS002に戻り、次のフレームの判定結果が取得されるまで待機

する。

【0055】次に、輝度勾配のない場合すなわちS007に分岐した場合について説明する。S007では、変数W\_CNTと変数NW\_CNTの両方を1減少させる。次のB004とS008では、変数W\_CNTが0以下となる場合に変数W\_CNTに0を代入する。B005では変数NW\_CNTが0以下となる場合にS009へ進み変数NW\_CNTにWMAXを代入した後S010で駆動回路1を制御することによってPDP2の輝度を制御する。S010では、輝度の制御値を1段階上昇させる。この結果制御値が上限値（標準状態でのパルス数）を上回るときには何もしない。以上の処理が終わった段階でS002に戻り、次のフレームの判定結果が取得されるまで待機する。

【0056】以上の処理を毎フレーム繰り返すことによって制御を行う。この制御方法について図7を用いて説明する。図7はこの発明の実施の形態1における制御部の動作の一例を示す図であり、変数W\_CNTおよび変数NW\_CNT、制御値（標準状態を0段階としている）の制御状況をグラフ化したものである。横軸は時間をフレーム数で表わしたものである。図の例では25フレームのあいだ輝度勾配ありの状態が続いた後、輝度勾配なしに変化している。図からわかるように、WMAXフレームのあいだ輝度勾配ありの状況が続くと制御値が一段階下げられるように制御が行われる。制御はもっとも速い場合でもWMAXフレームごとに行われ、数フレームの間に映像が高速に変化しても影響されることなく正しく制御が行われる。なお図7のグラフでは簡単のためWMAX=10としているが、実際にはフリッカを防ぐため、輝度変化を数秒に1度程度とするのが望ましく、WMAXは数100程度となる。

【0057】以上のように制御を行うことにより、PDP内に温度差が生じるような輝度勾配のある映像が表示されているときには、輝度が段階的に下げられ、また輝度勾配のない映像が表示されているときには、輝度が段階的に上げられる（標準状態に戻される）ことになり、PDP内に大きな温度差が発生するのを防止することができる。

【0058】実施の形態2. 次に、この発明の実施の形態2について説明する。実施の形態1では、PDP2の表示輝度を制御するために、制御部7によって駆動回路1を制御し、維持パルス数を減じているが、駆動回路1を制御するかわりに信号処理によって表示コントラストを下げることも可能である。実施の形態1のプラズマディスプレイ装置では、入力としてデジタル化された映像信号のみを想定していたが、従来のプラズマディスプレイ装置の中には、様々な入力を想定し、例えばビデオ信号をデコードする、アナログの映像信号をA/D変換によってデジタル映像信号に変換する、逆ガンマ変換を行う、ブライトネス調整、コントラスト調整を行うと

いった機能をもった信号処理回路を含むものも多く存在する。そこでこのような信号処理回路内のコントラスト調整機能を制御することによって、大きな温度差が生じるような映像を検出した場合にコントラストを下げるように構成する。以下このような実施の形態について説明する。図8はこの発明の実施の形態2であるプラズマディスプレイ装置の構成図であり、1から7までは実施の形態1と同様であり、8は映像信号処理回路であり、映像信号のコントラストを制御する機能を含むものとする。

【0059】このように構成されたプラズマディスプレイ装置の動作について説明する。駆動回路1、PDP2、平均値算出部3、領域分割部4、ヒストグラム算出部5、判定部6の動作については実施の形態1と同様である。制御部7では、判定部6の判定結果に基づき、映像信号処理回路8内のコントラスト調整機能を制御して、コントラストを調整することにより、PDP2の輝度を制御する。コントラスト調整は調整前の輝度値に対してコントラスト値を乗算した結果を調整後の輝度値とすることによって行われる。従って標準状態（輝度制御を行わない状態）での輝度を100%として輝度を $x\%$ になるようにしたい場合には、コントラスト値を $C_c$ とすると $C_c = x/100$ とすれば良い。

【0060】制御の手順については、実施の形態1と同様に、例えば図6のフローチャートに従ってコントラストを段階的に制御することによって行う。これによって、PDP内に温度差が生じるような輝度勾配のある映像が表示されているときには、輝度が段階的に下げられ、また輝度勾配のない映像が表示されているときには、輝度が段階的に上げられる（標準状態に戻される）ことになり、PDP内に大きな温度差が発生するのを防止することができる。

【0061】実施の形態3。次に、この発明の実施の形態3について説明する。プラズマディスプレイ装置において、主電源を断とした場合には、PDPが室温に近い温度まで冷えるまでにはある程度の時間がかかる。このため、使用者がプラズマディスプレイ装置の使用を中断するために主電源を断としてから、比較的短時間の後に再び主電源を接続して使用を再開した場合や、比較的短時間の停電が起こった場合などには、PDP内に温度勾配が残っている可能性がある。実施の形態3では、上記のように一時的に主電源が断とされた場合にも輝度制御を適切に行ってPDP内の温度差の発生を防止している。図9はこの発明の実施の形態3であるプラズマディスプレイ装置の構成図であり、図において、1から7までは実施の形態1と同様であり、9は制御部7の制御状態を格納するための記憶装置であり例えばRAMである。10は記憶装置9の内容を主電源によらずに一定期間保持するためのバックアップ回路である。

【0062】記憶装置9には、制御部7の制御状態とし

て、例えば現在の輝度制御値を格納するとともに、記憶内容が有効かどうかを判別するためのチェックパターンを格納する。

【0063】バックアップ回路10は、主電源が断とされたときから記憶装置9が記憶内容を保持するための電源を供給する。バックアップ回路10の回路の一例を図10に示す。図において、破線で囲った回路がバックアップ回路10に相当し、20はダイオード、21はコンデンサである。主電源が接続されているときには、ダイオード20を介して電流が流れ、コンデンサ21に電荷が蓄積される。主電源が切断されると、コンデンサ21から電荷が放電するまでの間記憶装置9に電流が流れる。主電源が切断されたままコンデンサ21が完全に放電すると記憶装置9には電源が供給されなくなり、記憶内容は消去される。主電源の切断から記憶内容が消去されるまでのおよそその時間 $T_m$ はコンデンサ21の容量によって決まる。この時間 $T_m$ が主電源が切断されてからPDPパネルが自然に冷却されてほぼ室温と同程度になるのに要する時間 $T_p$ よりも長くなるようにコンデンサ21の容量を選ぶものとする。

【0064】このように構成した場合の制御部7の動作について説明する。主電源投入時に制御部7は記憶装置9内のチェックパターン格納箇所を読み出し、規定のチェックパターンが格納されているかどうかを判別する。チェックパターンが格納されていない場合には、前回の主電源断から十分な時間が経過しておりPDPは室温と同程度の温度に冷却されているため、記憶装置9の内容を破棄して改めて初期化を行い、チェックパターンを書き込むとともに、制御値を規定の初期値とする。チェックパターンが格納されている場合には、前回の主電源断から経過している時間が短くPDPが冷却されていないため、記憶装置9内の輝度制御値を読み出して制御値とする。以上の動作を主電源投入時に行った後、通常動作に移る。通常動作時においては、制御部7は制御値を更新することに記憶装置9に更新された制御値を格納するものとする。それ以外の制御部7の動作については、実施の形態1と同様である。

【0065】以上のように構成したプラズマディスプレイ装置では、主電源を切断後、比較的短い時間に再び主電源を接続した場合にも、保持された制御値を用いて制御を行うため、PDP内に大きな温度差が発生するのを防止することができる。また主電源が切断されて長い時間が経過し、PDPがほぼ室温と同程度の温度になっている場合にも、保持された制御値を破棄して初期値から適切に制御を行うことができる。

【0066】実施の形態4。次に、この発明の実施の形態4について説明する。実施の形態4では、実施の形態1乃至3と異なり、輝度制御をプラズマディスプレイ装置の外部で行うことにより、装置のコストを低減したものである。温度差が大きな問題となる映像は、コンピュ

ータ用ディスプレイとしてプラズマディスプレイ装置を用いた場合に多く発生するため、プラズマディスプレイ装置は温度差が生じるような映像を判定して、判定結果を映像信号を出力しているコンピュータ側に送信し、コンピュータ側で処理を行って輝度制御を行うように構成することができる。図11はこの発明の実施の形態4であるプラズマディスプレイ装置の構成図であり、図において、1から6までは実施の形態1と同様であり、11は判定部6の判定結果を外部に送信する通信部であり、12は本実施の形態のプラズマディスプレイ装置の外部にあってプラズマディスプレイ装置に映像信号を供給するとともに、通信部11より判定結果を受信して処理を行うパーソナルコンピュータ(PC)やワークステーション等の信号源である。

【0067】このように構成されたプラズマディスプレイ装置の動作について説明する。駆動回路1、PDP2、平均値算出部3、領域分割部4、ヒストグラム算出部5の動作については実施の形態1と同様である。判定部6では各領域のヒストグラム、隣合う領域のヒストグラムを合成したヒストグラム、全画面のヒストグラムのそれぞれに対して実施の形態と同様に輝度勾配があるかどうかの判定を行い、通信部11へと判定結果を輝度勾配があった領域の位置情報を含めて送出する。通信部11では判定部6から受け取った情報を外部の信号源12に送出する。外部の信号源12の側で処理を行い、通信部11より受け取った情報に基づき、輝度勾配の存在する位置に該当するウィンドウ表示部分の輝度が低くなるように表示状態を変更する。例えばウィンドウ部分の表示色を変更することにより、該当するウィンドウ以外の部分に変更を加えることなく、温度差の発生を防止するように輝度を制御することができる。

【0068】実施の形態5。次に、この発明の実施の形態5について説明する。PDPは製造上のばらつきによってパネル毎に温度特性が変わる可能性があり、また1枚のPDPの中でも部位によって温度特性のばらつきがある可能性がある。実施の形態5は、このようなばらつきのある場合にも適切な輝度制御を行うことができるように構成したものである。図12はこの発明の実施の形態5であるプラズマディスプレイ装置の構成図であり、図において、1から7は実施の形態と同様であり、13は判定部6における判定基準を記憶するPDP特性記憶部であり、例えばPROMなどの不揮発性メモリーである。

【0069】このように構成されたプラズマディスプレイ装置においては、例えばプラズマディスプレイ装置の製造時においてPDP2の温度特性を計測し、その結果に基づいて輝度勾配の有無を判定するための判定基準をPDP特性記憶部13に格納する。そしてプラズマディスプレイ装置の使用時に、PDP特性記憶部13より読み出した判定基準を用いて判定部6において輝度勾配の有

無を判定することにより、PDP2のパネル毎の製造上のばらつきや、パネルの部位毎の特性のばらつきに応じて判定を補正することができるため、より適切に輝度制御を行うことができる。

【0070】以下、プラズマディスプレイ装置の製造時におけるPDP2の温度特性の計測方法の一例について説明する。計測においてはテストパターンを含む信号をテスト信号として使用する。テストパターンとしては、例えば正方形などの一定の大きさを持つ図形であって、図形部の輝度値を最大とし、それ以外の背景部分の輝度値を0としたものを使用する。このようなテストパターンの表示位置や面積を変えて計測を行うことにより、PDP2の表示部位による特性の違いを計測することが可能である。図13はテストパターンの表示位置を説明するための図でありL1からL12はテストパターンの表示位置を表わしている。ここで、それぞれの表示位置は領域分割部4における領域に対応しており、L1からL12の位置にテストパターンを表示した場合には、対応する領域のヒストグラム分布によってパターンの表示を検出することができる。

【0071】具体的な計測の手順について説明する。まず、PDP2が全黒表示となるような映像信号を駆動回路1より入力し、熱電対等を用いて実際にPDP2上の温度分布を測定してPDP2内の温度差がない状態であることを確認する。その後表示位置L1に基準となる面積A0を持つテストパターンを表示するような映像信号を駆動回路1より入力し、PDP2に単位時間の間表示させる。熱電対等を用いて実際にPDP2上の温度分布を測定することにより、面内の最大温度差T1を得る。

【0072】次に、再びPDP2が全黒表示となるような映像信号を駆動回路1より入力し、PDP2内での温度差がなくなるまで十分に時間をおいた後、位置L2に面積A0を持つテストパターンを表示するような映像信号を駆動回路1より入力し、PDP2に単位時間の間表示させる。熱電対等を用いて実際にPDP2上の温度分布を測定することにより、表示位置L2での面内の最大温度差T2を得る。同様に、テストパターンの表示位置をL3、L4、……、L12として測定を行い、それぞれの表示位置での面内の最大温度差T3、T4、……、T12を得る。

【0073】判定基準の決定は以下のように行う。上記のようにして測定した温度差T1を予め決定しておいた基準値T0と比較する。T1=T0のときには、面積がA0以上のパターンを表示したときに輝度勾配ありと判定されるようにL1に対応する領域での判定基準を決定し、T1とT0の差に応じて判定基準を変化させる。すなわちT1>T0のときにはA0よりも小さな面積のパターンでも輝度勾配ありと判定されるように判定基準を厳しくする。またT1<T0のときには逆にA0よりもやや大きな面積のパターンでも輝度勾配無しと判定され

るよう判定基準を緩やかにする。同様にT2, T3, ...  
..., T12をT0と比較することによりL2, L3, ...  
..., L12に対応する領域の判定基準を決定し、各領域ご  
との判定基準をPDP特性記憶部13に格納する。以上  
のような方法によってPDP特性記憶部13に、各領域  
に対応した判定基準を格納することができる。

【0074】次に、プラズマディスプレイ装置の使用時  
の動作について説明する。判定部6で輝度勾配の有無の  
判定を行う際にPDP特性記憶部13より、判定を行う  
ヒストグラムの領域に対応した判定基準を読み出し、こ  
れに基いて判定を行う。なお隣接する領域のヒストグラ  
ムを合成したヒストグラムにおいて判定を行う際には、  
二つの領域に対応する判定基準の両方で判定を行い、い  
ずれか一つでも輝度勾配が有と判定された場合には輝度  
勾配を有とする。また、1フレーム分全てのヒストグラ  
ムを合成したヒストグラムにおいても、いずれか一つの  
判定基準において輝度勾配が有りと判定された場合に輝  
度勾配を有りと判定する。その他の動作は実施の形態1  
と同様である。

【0075】以上のように構成されたプラズマディス  
プレイ装置においては、PDPにパネル毎に温度特性のば  
らつきがあった場合や、パネル内で部位により温度特性  
のばらつきがあった場合にも、予め測定しておいた温度  
特性に応じた判定基準によって、輝度勾配の有無を判定  
し、これに基づいて温度制御を行うため、プラズマディ  
スプレイパネル内の温度差を防ぐことができる。

【0076】実施の形態6。次に、この発明の実施の形  
態6について説明する。プラズマディスプレイ装置をコ  
ンピュータ用のディスプレイとして用いる場合には、例  
えばウィンドウを同じ位置に表示し続けることが多い  
が、テレビ用ディスプレイとして用いる場合には映像全  
体が時間とともに大きく変化するが多い。このよう  
にディスプレイの用途によって映像信号の傾向に違い  
があるため、本実施の形態ではそれぞれに適した輝度制  
御をおこなうように制御方法を変化させている。図14は  
この発明の実施の形態6であるプラズマディスプレイ装  
置の構成図であり、図において、1から7までは実施の  
形態1と同様であり、14は外部より入力される信号が  
テレビ信号であるかコンピュータ信号であるかを区別す  
る識別信号に基き、制御部7に制御係数を与える制御係  
数記憶部である。

【0077】また、図15は実施の形態6における制御  
係数記憶部14の構成を示す図であり、図において、2  
2は入力信号がテレビ信号であるときの制御係数を予め  
記憶させたTV信号時制御係数記憶部、23は入力信号  
がコンピュータ信号であるときの制御係数を予め記憶さ  
せたPC信号時制御係数記憶部、24は識別信号に基い  
てTV信号時制御係数記憶部22とPC信号時制御係数  
記憶部23の出力を切り換えて制御部7に与えるための  
スイッチである。

【0078】以上のように構成された実施の形態6にお  
いては、入力信号がテレビ信号である場合とコンピュ  
ータ信号である場合のいずれかによって、スイッチ24が  
切り替わり、入力信号がTV信号である場合には制御部  
7にTV信号時制御係数記憶部22から制御係数が与え  
られ、入力信号がPC信号である場合には制御部7にP  
C信号時制御係数記憶部23から制御係数が与えられ  
る。すなわち入力信号によって制御係数を変えること  
により、制御部7の制御動作の速度や大きさを変化させ  
ることが可能である。

【0079】具体的な制御係数としては、例えば図6お  
よび図7に示したWMAXがあげられる。以下、WMA  
Xを制御係数とした場合について説明する。この場合、  
TV信号時制御係数部22にWMAX\_TVを格納し、  
PC信号時制御係数部23にはWMAX\_PCを格納す  
る。これにより制御部7内のWMAXは、入力信号に応  
じてWMAX\_TVまたはWMAX\_PCのいずれかの  
値が用いられる。

【0080】制御部7においては、WMAXの値が大き  
いときには、輝度勾配を検出してから実際に輝度制御が  
行われるまでのフレーム数は多くなるため、輝度の变化  
はゆっくり行われる。逆にWMAXが小さいときには輝  
度勾配を検出してから輝度制御が行われるまでのフレ  
ーム数が少なくなり輝度は速く変化する。

【0081】一方、入力信号がテレビ信号である場合  
には、輝度制御によって映像が暗くなることは画質の低下  
につながるため、制御をゆるやかに行うことが望まし  
く、コンピュータ信号が入力されている場合には、より  
温度差が生じる可能性が高いと考えられるため、輝度勾  
配を検出してから輝度制御をかけるまでの時間を短くす  
る必要がある。このような要望を実現するためには、W  
MAX\_TVをWMAX\_PCにくらべてより大きな値  
とすれば良い。

【0082】以上のようにWMAX\_TVおよびWMA  
X\_PCをTV信号時制御係数部22およびPC信号時  
制御係数部23にそれぞれ格納することにより、入力信  
号の種類によって制御の行われる速度が変わり、テレビ  
信号とコンピュータ信号の両方の入力を想定した場合に  
も、テレビ信号の画質低下を最小限に押さえつつ、効果  
的にプラズマディスプレイパネル内の温度差を防ぐこ  
とができる。

【0083】なお、上記の例では制御係数としてWMA  
Xを用いたが、それ以外にも例えば制御値を一段階変化  
させたときの実際の輝度変化の幅を制御係数とし、TV  
信号の場合には一段階の制御あたりの輝度変化を小さく  
し、PC信号の場合にはこれを大きくすることによっ  
ても同様の効果が得られる。

【0084】実施の形態7。次に、この発明の実施の形  
態7について説明する。プラズマディスプレイ装置の連  
続使用や、室温の影響などによって、プラズマディス

レイ装置内の雰囲気温度が高温になった場合、PDPの温度変化に大きな影響が出る可能性がある。実施の形態8はプラズマディスプレイ装置内の雰囲気温度を熱電対などの温度検出手段によって検出し、検出結果によって制御部の制御方法に補正を行うことによって、より効果的にプラズマディスプレイパネル内の温度差を防ぐように構成したものである。図16はこの発明の実施の形態7であるプラズマディスプレイ装置の構成図であり、図において、1から7までは実施の形態1と同様であり、15は熱電対などの温度検出器であり、プラズマディスプレイ装置の雰囲気温度を検出して制御部7に検出結果を与える。

【0085】このように構成されたプラズマディスプレイ装置においては、温度検出器15の検出した雰囲気温度により制御方法に補正を加える。すなわち雰囲気温度が高温の場合には輝度勾配を検出してから輝度制御をかけるまでの時間を短くしたり、あるいは1段階の輝度制御の幅を大きくするように補正を行うことによって、速く輝度が下がるように制御を行う。逆に雰囲気温度が低温の場合には制御をゆるやかに行うように補正を行うことにより画質の不要の劣化を抑えることができる。以上のように制御を行うことにより、より効果的にディスプレイパネル内の温度差を防ぐことができる。なお雰囲気温度を測定するための温度検出器15は少なくとも一つあれば良いため、製造コストの増加は少ない。

【0086】

【発明の効果】この発明は、以上説明したように構成されているので、以下に示すような効果を奏する。

【0087】映像信号のヒストグラムを作成することにより、映像信号中に大きな輝度勾配があるかどうかを判定し、輝度の制御を行っているため、熱電対などの温度検出手段を用いることなくPDP内の温度差を防ぐことができるため、プラズマディスプレイ装置の低コスト化、表示品質の劣化防止、長寿命化に効果がある。

【0088】また、PDPの輝度を制御する際に、維持パルス数を制御することによってPDPの輝度を制御するようにしたため、簡単な回路構成によってPDP内の温度差を低減できるため、プラズマディスプレイ装置の低コスト化、表示品質の劣化防止、長寿命化に効果がある。

【0089】また、映像信号の振幅を制御することによってPDPの輝度を制御するようにしたため、映像信号処理手段をもった従来のプラズマディスプレイ装置にわずかな回路を附加するのみでPDP内の温度差を低減することができるため、プラズマディスプレイ装置の低コスト化、表示品質の劣化防止、長寿命化に効果がある。

【0090】また、制御手段の制御情報を、主電源断の後も一定期間記憶手段に保持することによって、比較的短時間の後に再び主電源が接続された場合にも適切な制御によってPDP内の温度差を低減することができるた

め、プラズマディスプレイ装置の低コスト化、表示品質の劣化防止、長寿命化に効果がある。

【0091】また、判定手段の判定結果を通信手段によって外部に出力することにより、外部信号源側で映像信号を制御することによって、プラズマディスプレイ装置側で特別の制御回路を必要とせずにPDP内の温度差を低減することができるため、プラズマディスプレイ装置の低コスト化、表示品質の劣化防止、長寿命化に効果がある。

【0092】また、予め測定したプラズマディスプレイパネルの特性をパネル特性記憶手段に格納し、判定手段の判定基準値をパネル特性記憶手段の内容に合わせて可変とすることにより、PDPにパネル毎に温度特性のばらつきがあった場合や、パネル内で部位により温度特性のばらつきがある場合にも、それぞれの温度特性に応じて適切にPDP内の温度差を低減することができるため、プラズマディスプレイ装置の低コスト化、表示品質の劣化防止、長寿命化に効果がある。

【0093】また、外部から入力される映像信号がテレビ信号であるかコンピュータ信号であるかによって係数記憶手段より制御手段に与える制御係数を変えることにより、信号の種別に合わせた表示によって画質への影響を最小限にしてPDP内の温度差を低減することができるため、プラズマディスプレイ装置の低コスト化、表示品質の劣化防止、長寿命化に効果がある。

【0094】また、プラズマディスプレイ装置の雰囲気温度を検出する温度検出手段の出力に合わせて制御手段の制御係数を補正することにより、装置を設置する環境や使用状況に合わせて効果的にPDP内の温度差を低減することができるため、プラズマディスプレイ装置の低コスト化、表示品質の劣化防止、長寿命化に効果がある。

【図面の簡単な説明】

【図1】 この発明の実施の形態1であるプラズマディスプレイ装置の構成図である。

【図2】 この発明の実施の形態1における平均値算出部の動作を示す説明図である。

【図3】 この発明の実施の形態1における領域分割部の動作を示す説明図である。

【図4】 この発明の実施の形態1における輝度勾配のない場合のヒストグラム算出の一例を示す図である。

【図5】 この発明の実施の形態1における輝度勾配のある場合のヒストグラム算出の一例を示す図である。

【図6】 この発明の実施の形態1における制御部の動作を示すフローチャートである。

【図7】 この発明の実施の形態1における制御部の動作の一例を示す図である。

【図8】 この発明の実施の形態2であるプラズマディスプレイ装置の構成図である。

【図9】 この発明の実施の形態3であるプラズマディ



スプレイ装置の構成図である。

【図10】 この発明の実施の形態3におけるバックアップ回路の一例を示す図である。

【図11】 この発明の実施の形態4であるプラズマディスプレイ装置の構成図である。

【図12】 この発明の実施の形態5であるプラズマディスプレイ装置の構成図である。

【図13】 この発明の実施の形態5におけるテスト信号の表示位置を示す図である。

【図14】 この発明の実施の形態6であるプラズマディスプレイ装置の構成図である。

【図15】 この発明の実施の形態6における制御係数記憶部の構成を示す図である。

【図16】 この発明の実施の形態7であるプラズマディスプレイ装置の構成図である。

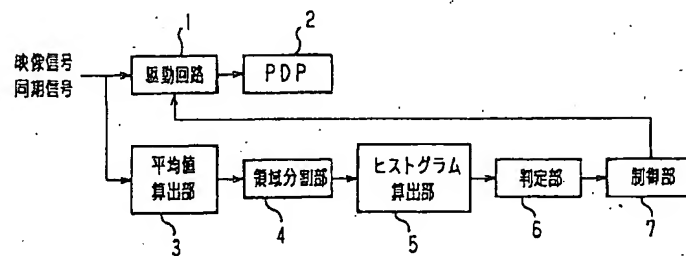
【図17】 従来のプラズマディスプレイ装置を示す構成図である。

【図18】 従来のプラズマディスプレイ装置の動作を示すタイミングチャートである。

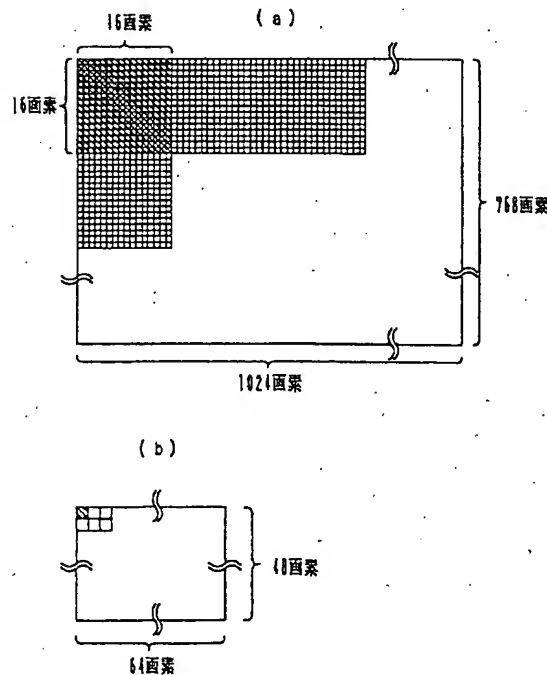
【符号の説明】

1 駆動回路、2 プラズマディスプレイパネル、3 平均値算出部、4 領域分割部、5 ヒストグラム算出部、6 判定部、7 制御部、8 映像信号処理回路、9 記憶装置、10 バックアップ回路、11 通信部、13 PDP特性記憶部、14 制御係数記憶部、15 温度検出器。

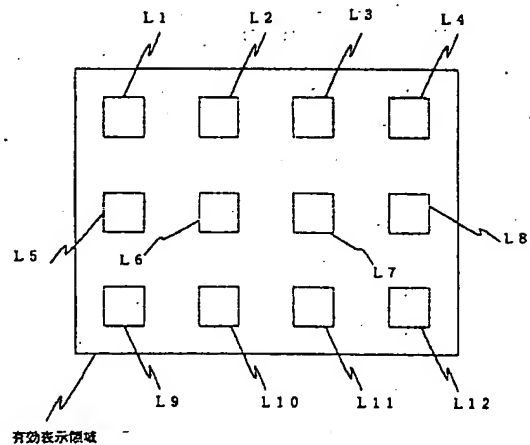
【図1】



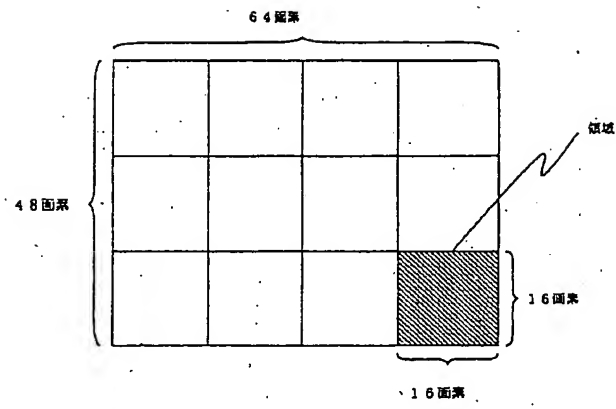
【図2】



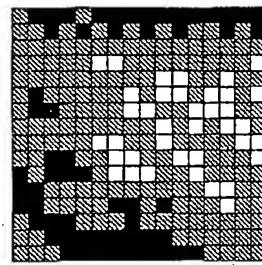
【図13】



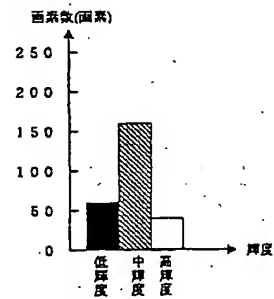
【図3】



【図4】



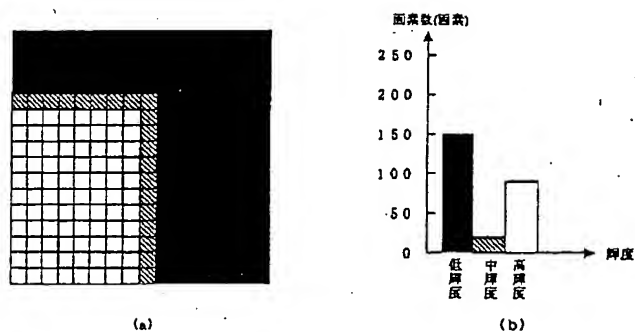
(a)



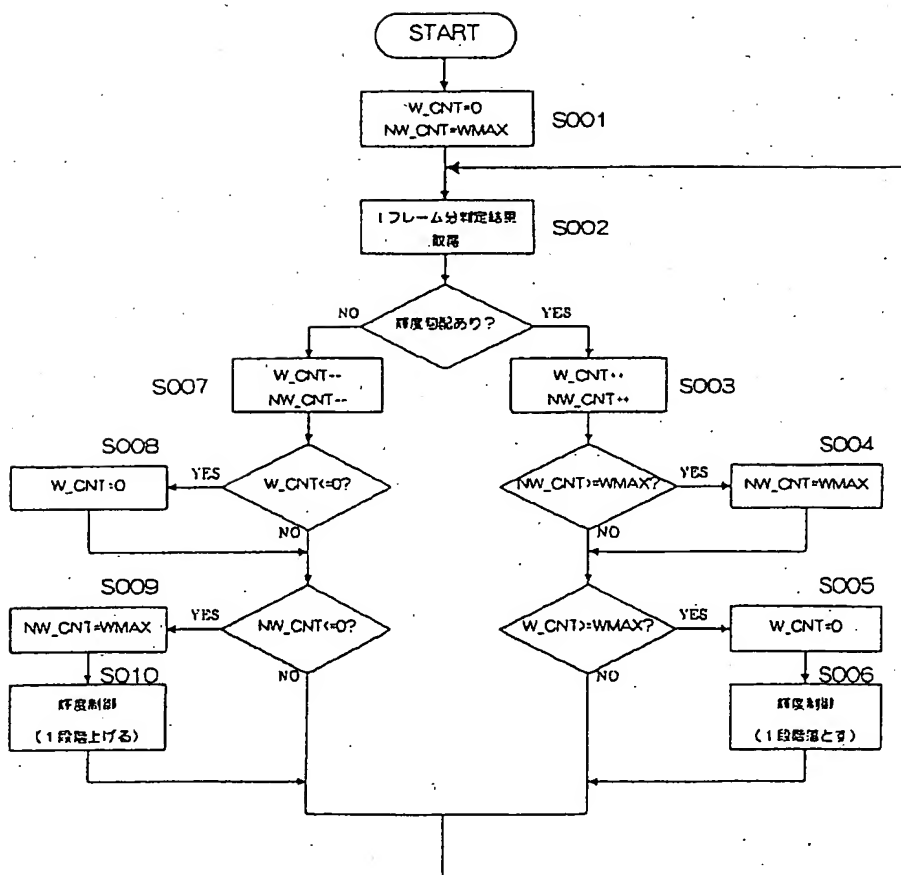
(b)



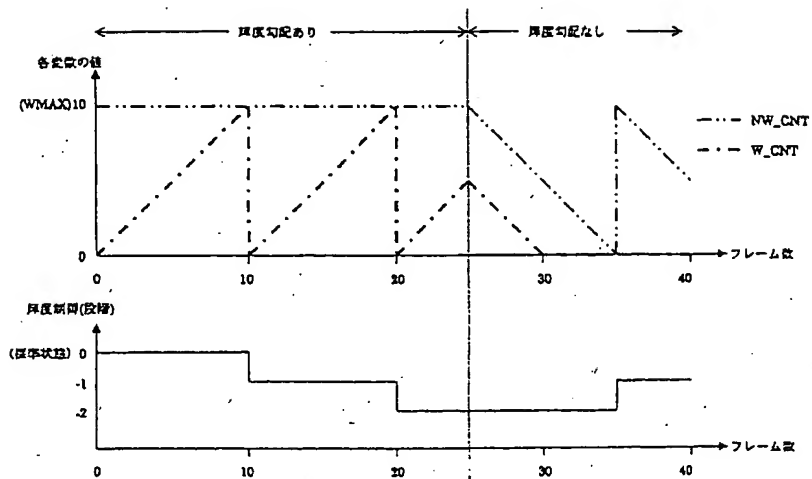
【図5】



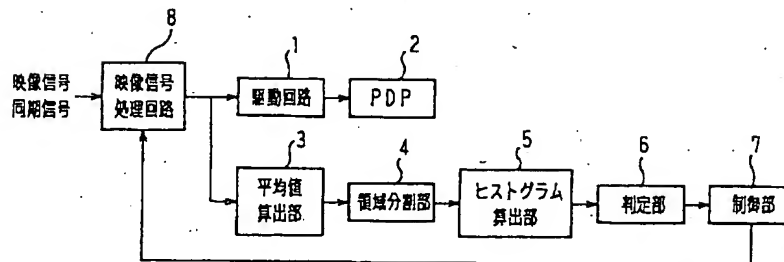
【図6】



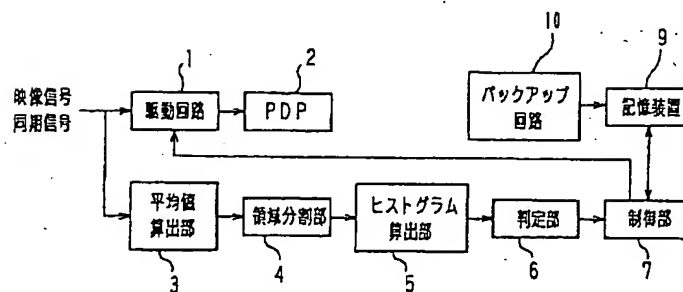
【図7】



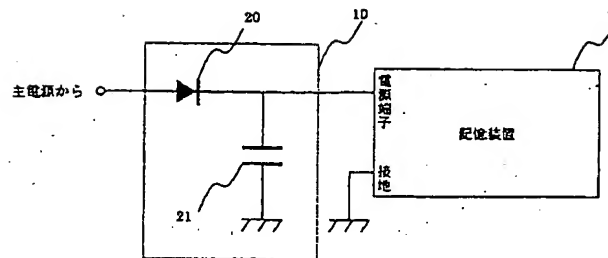
【図8】



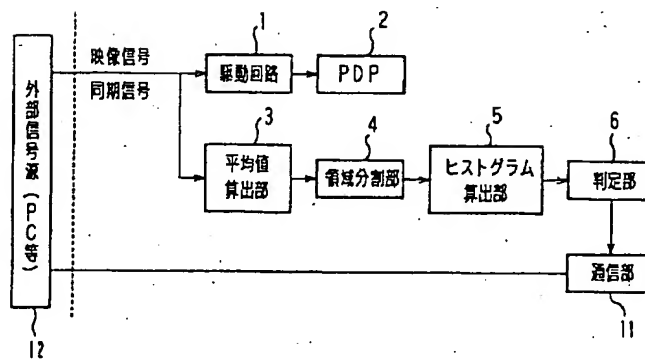
【図9】



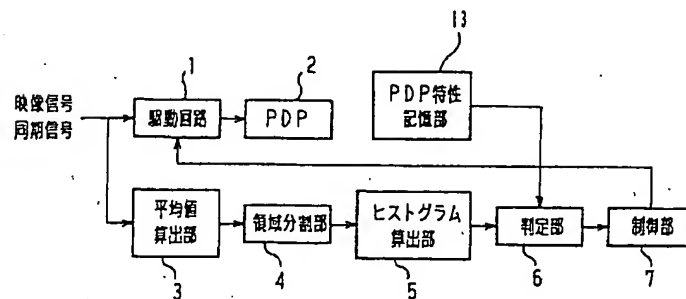
【図10】



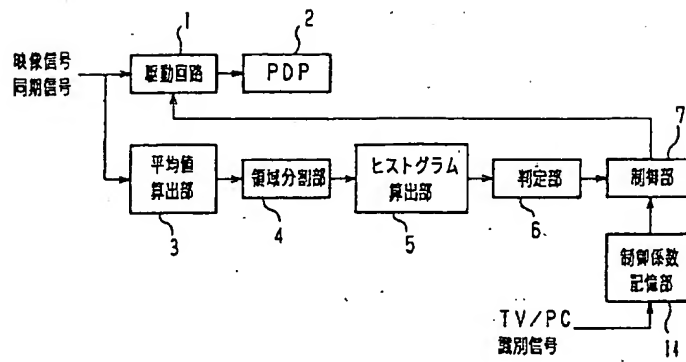
【図11】



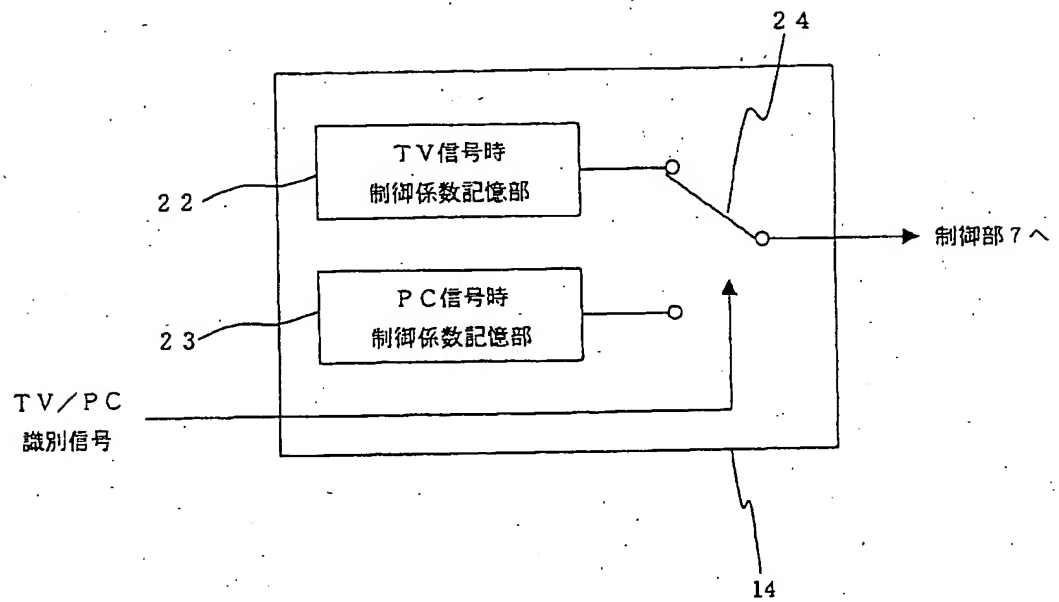
【図12】



【図14】



【図15】



PAW : 書き込み電圧

7T1 電極 駆動波形

0V

VAW

10  $\mu$ s

330V

PXW : 書き込み電圧

A1-AM A1-AM A1-AM

PAA 7T1 電極

PXS : 維持電圧

X 電極 駆動波形

0V

VX

PYS : 維持電圧

Y 電極 Y1 駆動波形

0V

TSE : 自己消去期間

-VY

PAY : 書き込み電圧

PYS

Y 電極 Y2 駆動波形

0V

Vsc

-VY

PAY

PYS

Y 電極 YN 駆動波形

0V

PAY

-VY

維持放電1サイクル

全面書き込み期間 & 自己消去期間

7T1 期間

維持放電期間

1 秒 フレーム

【図17】

